



10 Novembre 2017

@

Workshop – Per una Didattica del Saper Fare

Ore 15:30

Registrazione

Ore 15:50 – Ing. Criseo Flavio

Benvenuto e apertura dei lavori
Le grandezze elettriche fondamentali
Dalla carta al progetto finito e i kit

Ore 17:00

Coffee Break

Ore 17:20 – Ing. Di Sarno Vincenzo

Prove di saldatura
Realizzazione di un circuito elettrico funzionante
Dimostrazione Stampa 3D dell'involucro del circuito

Ore 18:20

Chiusura dei lavori

CIOFS/FP Sede di Corticella - Via San Savino 37, 40128 Bologna